

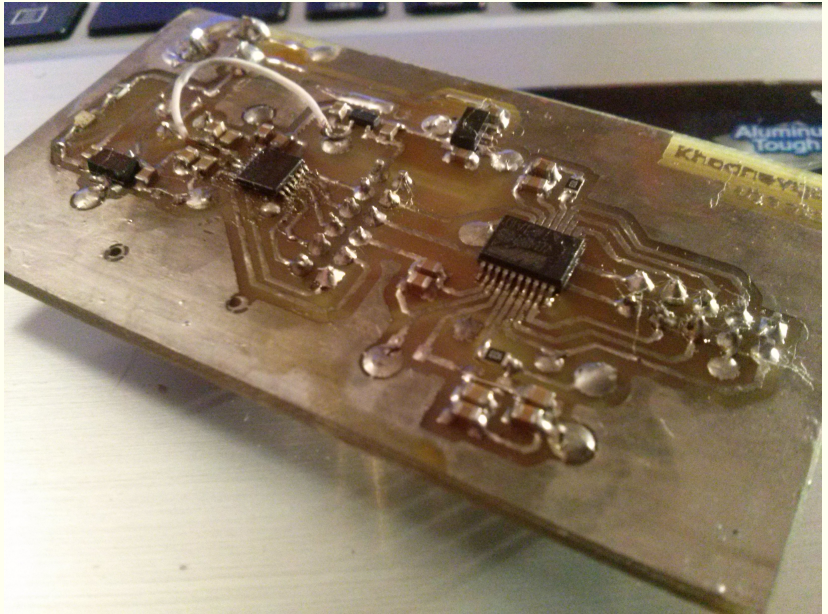
Створення лабораторної установки для роботи та тестування SiPM

Ходневич Віталій

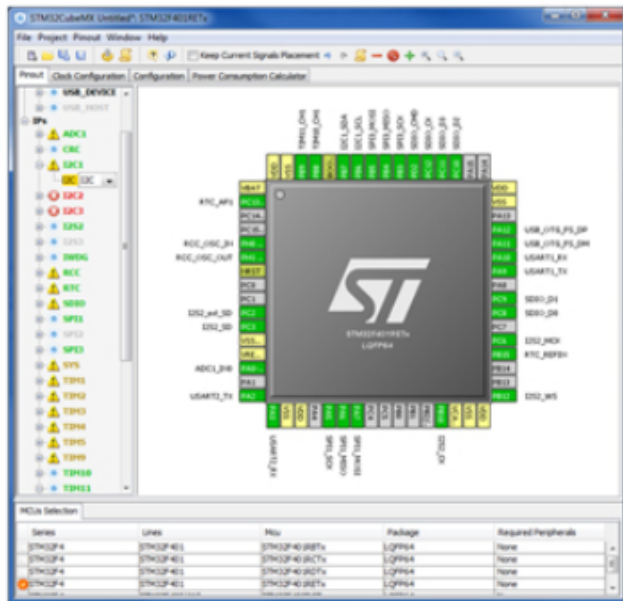
КНУ ім. Т. Шевченка

2015

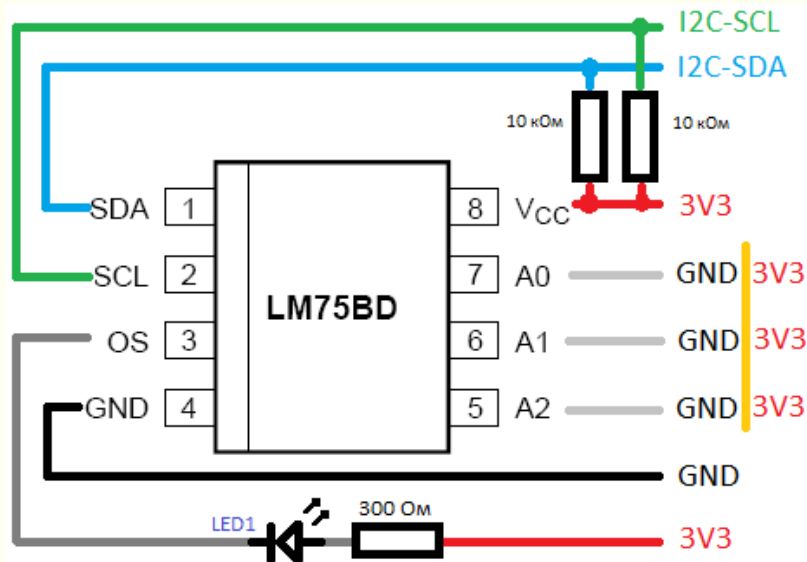
ADC, DAC



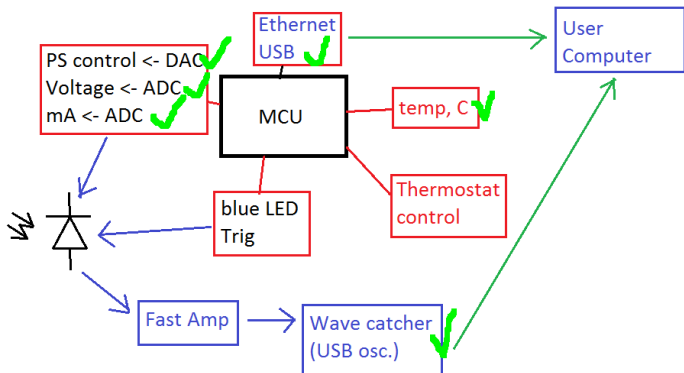
ADC, DAC



Температурний сенсор



Блок-схема установки



Подальший план

1. Ethernet
 - 1.1 HW board
 - 1.2 lwIP
 - 1.3 проста веб сторінка
2. Power supply board